⑲ 日本国特許庁(JP) ⑪ 特許出 顋 公開

@ 公 開 特 許 公 報 (A) - 昭63 - 155248

@Int Cl.4

庁内整理番号

49公開 昭和63年(1988)6月28日

G 06 F 13/14

識別記号 3 3 0

B - 7737 - 5B

審査請求 未請求 発明の数 1 (全5頁)

❷発明の名称

コンピュータデバイスのインターフェイス選択方法

②特 願 昭61-305091

願 昭61(1986)12月18日 ❷出 ...

. 敏郎

大阪府大阪市阿倍野区長池町22番22号 シャープ株式会社

が出頭 人

シャープ株式会社

大阪府大阪市阿倍野区長池町22番22号

弁理士 杉山 毅至

外1名

1. 発明の名称

コンピュータデバイスのインターフェイス選択方法 方 法に関す るもの であるo

2. 特許請求の範囲

バイス装置において、

手段と、

デバイス装置の電源投入時、上配選択手段の を具備し、

上記配憶手段に基づいて、インターフェイス <発明が解決しよりとする問題点> 装置のデータ転送手順を選択し、ホストコンピ この方法では操作パネル上にイ ンターフェイス ュータとのデータ 転送を行をうコンピュータデ

3. 発明の詳細な説明

く産業上の利用分野>

本発明はコンピュータシステムに接続される入 出力デバイスに関し、特に、複数種類のインター に、この選択モードキーを設けることは装置を大

フェイス装置を備え、との 1 つの インターフェイ ス装置を選択し、制御するインターフェイス選択

く従来技術>

1. 複数種類のインターフェイス装置を備えたデ 従来、入出力デバイスは、デバイスの特質に応 じて、例えばRS-232C 等の シリ アルインター 複数の夫々異なるインターフェイス装置の中 フェイス、あるいは双方向パラレルインターフェ の1 つのインターフェイス装置を選択する選択。 イス等が選ばれ、設計されていた。 このため、デ パイスを接続されるコンピュータが創限される問 題があった。この問題を解決するものとしてこれ 状態を判定してこの状態を記憶する記憶手段と らのインターフェイスを備えて、 ユーザにおいて 任意に選択接続する方法が考えられている。

を選択するためのモードキーが設けられておりそ パイスのインターフェイス選択方法。 のため操作者が誤操作するという問題点があった。 更に一般的には、コンピュータ処理においてシス テム立上げ時、一度接続されたインターフェイス は変更することがなく、このために操作パネル上

型化するという欠点があった。

本発明は従来の欠点に鑑みてなされたものであり、デバイス装置の、電源立上げ時のイニシャライズ処理において、との選択キーのキー状態を取込み、この取込みによって、以降処理されるインターフェイスの選択を決定するコンピュータデバイスのインターフェイス選択方法を提供することを目的とする。

く問題点を解決するための手段>

本発明は、複数種類のインターフェイス装置を 備えたデバイス装置において、複数の夫々異なる インターフェイス装置の中の1つのインターフェ イス装置を選択する選択手段と、デバイス装置の 電源投入時、前配選択手段の状態を判定してこの 状態を配憶する記憶手段とを具備し、この記憶手 段に基づいて、インターフェイス装置のデータ転 送手顧を選択し、ホストコンピュータとのデータ 転送を行なり方法である。

く作 用>

本発明は、装置に電源投入する前に操作者によ

ず、誤まって動作することを防止できる。 <実施例>

以下、スキャナーブリンタデバイスを実施例と して説明する。

第1図は本発明の構成を示す図、第2図はRAM 内のメモリ配置を示す図である。

図において、1は後述のシステムプログラムを格納するROM2に従って、本願デバイスの全体を制御するメインCPUであり、データバス、アドレスバス、及び制御パスで構成され、各ユニットが接続される双方向パスライン40に接続されている。2は、予め、各ユニットを制御するためのシステムプログラムが格納され、特に、本願に関係するシリアルインターフェイスの転送処理ルーチン及び双方向パラレルインターフェイスの転送処理ルーチンが、各々独立して格納されているROM、3は各種データを格納するRAMであり、第2図に示すよりにメモリ配置されている。

RAM3は、装置の状態を格納するステータス エリア301,スキャナーを動作させる条件設定

ってホストコンピュータに接続されたコネクタケ ープルに必要とするインターフェイスのコネクタ スロットを接続し、それと共にこの接続した方の。 インターフェイスを選択や一において選択設定す る。その後、装置に電源を投入し、各ユニットの 回路素子をイニシャライズするo 次に、スキャナ 及びプリンターの初期設定が行なわれ、以降その 条件に基づいて処理される。次に、予め設定され ているインターフェイス選択キーの状態が読み取 られ、パラレルであればインターフェイスフラグ をパラレルモードに設定し、シリアルであればシ リアルモードに設定すると共に条件設定キーによ って各条件を設定する。その後、装置はインター フェイス及びその他のユニットからの割込み要求 が出されるまで待期しており、割込み要求を受け ると各処理を実行する。

したがって、装置の電源投入時のイニシャライ ズ処理において、インターフェイス選択状態を脱 み取り、モード設定を行なうためその後、誤操作 を行なっても再度電源投入されるまでは変更され

を格納するエリア302、プリンタを動作させる 条件設定を格納するエリア303,シリアルイン ターフェイスを動作させる条件設定を格納するエ リア304、及びその他各種パッファ等を含むワ ークエリア305で構成されている。エリア301 には、本装置のイニシャライズ処理時に設定され たインターフェイスの選択状態を格納するインタ ーフェイスフラック310が設けられている。エ リア302には、スキャナ条件設定すなわち、ス キャナの読取り範囲値、スライスレベル設定値、 読取密度設定値等が、イニシャライズ処理時又は、 本装置を接続するホストからの設定コマンドによ って設定される設定値が予め決められたフォーマ ットで設けられている。エリア303には、ブリ ンタ条件設定すなわち改行量。頁行数、印字開始 位置等が、上記スキャナ同様に予め決められたフ ォーマットで設けられている。 エリア304亿は、 シリアルインターフェイス例えばRS-232Cの条 件設定すなわち転送のポーレイト、ダータ長、奇 数/偶数パリティビット指定等が、上記スキャナ。

特開昭63-155248(3)

ブリンタと同様に、イニシャライズ時又は、ホス トからのコマンドによって設定され、予め決めら れたフォーマットで格納されている。 4.は、操作 パネルであり、例えば、ローカル創御のコピー等 の指示キー、警報ランプ等が設けられ、 I/Oポー ト5を介して、パスライン40に接続されている。 更に、操作パネルの各キーと同様に、初期時の条 件股定キー4AがI/Oポート5を介して接続して いる。この条件設定キー4Aは、本装置に不用意 に操作されないように、本装置背面 パネルの後述 インターフェイスコネクタスロット近傍に設けら れ、特にシリアルインターフェイスを選択するか、 パラレルインターフェイスを選択する選択キーと、 シリアルインターフェイスの各条件 設定キーで成 🕐 る。6は、スキャナナなわちCCD読取り制御と、 スキャナ走査機構を制御する制御ユニットであり、 内部スレープCPUが含まれている。 このスレー・ プCPUは、上記RAM3のエリア302の条件 設定に基づいて画像銃取り制御が行なわれ、ライ ンパッファメモリ1を介して、パスライン40へ

出力する。スキャナは、1ラインのCCDセンサ - 20が設けられ、原稿22をモータ21によっ て走査移動され、制御ユニットからのクロック信 号に従って、面像データを制御ユニット6に供給 する。この画像データは、2値データで成り、創 御ユニットにて、所定の間引き等の処理が行なわ れ、密度制御が成され、又、モータの走査制御に よって、副走査密度及び銃取り範囲の制御が成さ れる。8は、プリンタナをわち記録制御及び記録 送り根構制御を行う制御ユニットであり、内部に スレープCPUが含まれ、上記RAM3のエリア 303に基づいて動作制御される。プリンタBは、 1ラインのサーマルヘッド23と、用紙送りのブ ラテン25を回転駆動するモータ24で構成され ている。9は、パラレルインターフェイスユニュ トであり、パラレルの双方向パッファ31、32 が設けられ、コネクタスロット10が接続されて »いる。とれらのパッファは、一方は送信用、他方 は受信用として動作する。とれらの転送手順は、 一般に知られたハンドシェークモードで行をわれ、

ムで実行される。11は、シリアル インターフェ イスユニットであり、シリアル/パラレル変換パ ッファ33と、このパッファ33とパスラインと の間で、パラレルインパラレルアウトを行うパッ ファ34が含まれ、コネクタスロット12が接続 されている。スロット12には、更に、複数の制 御ラインが接続されている。 これらの転送手順は、 例えばRS-232Cとして一般的に知られており、 ROM上に独立して設けられたシステムプログラ ムにより、上配RAM3のエリア304の条件設 定に従って動作される。とのデバイスは、上記ス ロット10、又は12亿選択的にホスト装置が接 **続され、ホスト間のデータ入出力処理が行なわれ** る。又、選択スイッチ4Aによって、いづれかー 方のスロットが選択される。

- 次に、第3図に従って作用を説明する。

本装置に電源投入される前に、操作者はホスト に接続されたコネクタケープルに必要とするイン ターフェイスコネクタスロットを接続すると共に、

この制御はROM2の独立したシステムプログラー との接続した方のインターフェイスを選択中一に おいて選択設定する。 との時、 シリ アルインター フェイスを選択した場合は、その他の初期設定値 をスイッチ設定し、その後、本装置に電源を投入 する。この電源投入が成されると、第3図に従っ て動作され、各ユニットの回路素子をイニシャラ イメナる。(S300)、その後、予めシステムプロ グラムによって失められたスキャナの条件設定を 上記RAM3のエリア301に格納する。との処 理によって、以降ホストより条件変更のコマンド が送出されるまで、設定された条件に基づいて読 取り処理が成される。つづいて、上配同様にブリ ンタの初期設定処理が成される。(S302)、Cの 設定においても、以降ホストよりの条件変更のコマ ンドが送出されるまで、設定された条件に基づい て記録処理が成される。インターフェイス選択キ ーの状態が航み取られ、パラレル選択であればS 304へ移行して、インターフェイスフラック 310をパラレルモードに設定する。又、シリア ル選択であればS305へ移行して、インターフェ

/ 付開出 03-133

イスフラッグ310をシリアルモードに設定する。 これらのフラッグは以降変更されることなく、再 度電源投入されるまで変更されない。S305につ づいてシリアルインターフェイスの条件設定キー 4 Aによる条件設定をRAM3のエリア304に 格納する。以上処理によって、初期設定が完了し、 以降、ホストとのデータ転送が可能となる。

接置は、インターフェイス及びその他のユニットからの割込み要求が出されるまで、S307で待期され、キー割込みすなわち操作パネルのキー操作が成されると、キー割込みとなり、キー処理ルーチンへと移行し、完了後S307へ復帰する。インターフェイスからの割込みがあると、インターフェイスフラッグが参照され、パラレル又はシリアルインダーフェイス処理ルーチンへ分岐する。

本装置では、初期時の選択キーによって、いづれかのインターフェイスを選択するようにしたが、 このスイッチを廃止してインターフェイスからの 割込みが、どのインターフェイスからあったかの 制定によって、選択する方法が考えられるが、こ

を判定してとの状態を記憶する記憶手段とを具備し、この記憶手段に基づいて、インターフェイス装置のデータ転送手順であって、ボストコン・ディス装置の電源投入時のイニシャライズ処理に、インターフェイス選択状態を読み取り、モード設定を行なりためその後、誤操作を行なりためまでは変更されず、誤まって動作することを防止するコンピュータデバイスのインターフェイス選択方法を提供することができる。

4. 図面の簡単な説明

第1図は本発明のデバイス装置の構成を示す図、第2図はRA:M内のメモリ配置を示す図、第3図は本発明の動作を示すフローチャートである。

1: CPU 2: ROM 3: RAM 4:操作パネル 4A: 条件設定キー 9: パラレルインターフェイスユニット 11: シリアルインターフェイスユニット 310: インターフェイスフラグ

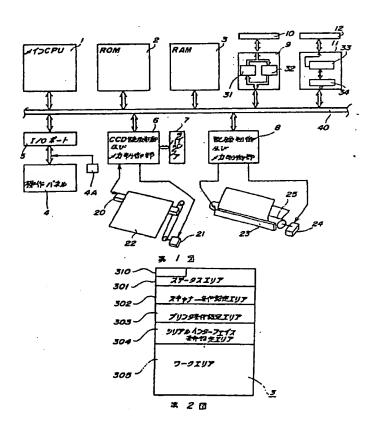
代理人 弁理士 杉 山 数 至(他1名)

の方法であれば、データ転送の都度、との判定処理が必要であり、処理が複雑化するばかりか、転送処理速度の低下の要因となる。

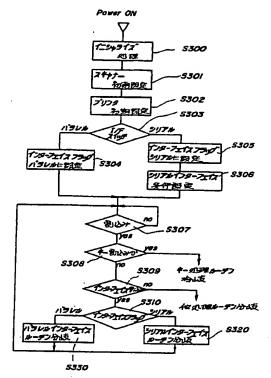
尚、これらのインターフェイスのコネクタ接続 は両方に接続されることがほとんどなく、従って、 この接続状態によって、判定することで、スイッ チ4Aを除くことは可能である。

したがって、本装置ではインターフェイス選択 キーをインターフェイス接続コネクター近傍に設 け、誤操作を防止すると共に、本装置の電源投入 時のイニシャライズ処理において、インターフェ イス選択状態を読み取り、モード設定を行なりた め以降誤操作を行なっても再度電源投入されるま では変更されず、誤動作を防止することができる。 く効 果>

以上説明したように本発明は、複数種類のインターフェイス装置を備えたデバイス装置において、複数の夫々異なるインターフェイス装置の中の1つのインターフェイス装置を選択する選択手段と、デバイス装置の電源投入時、前配選択手段の状態



特開昭63-155248 (5)



A 3 🖾

THIS PAGE BLANK (USPTO)